



SH ARC-PCIe SH ARC-PCIu SH ARC-PCI104

Handbuch / Manual



SOHARD
EMBEDDED SYSTEMS

Content

1	Sicherheitshinweise.....	5
1.1	Warnungen und Anweisungen.....	5
1.2	Installation.....	5
1.3	Elektromagnetische Verträglichkeit.....	5
1.4	Belüftung.....	5
1.5	Temperatur.....	6
1.6	Umkonfiguration von Schnittstellenmodulen.....	6
2	Einleitung.....	6
3	Inbetriebnahme.....	6
3.1	Einstellung der Kartenidentität (nur SH ARC-PCI104).....	6
3.2	Registerzugriff.....	7
3.3	Adressbereiche.....	8
3.4	Zugriffsart.....	8
3.5	Terminierung.....	9
3.6	LED-Anzeigen.....	9
4	ARCNET-Schnittstellen.....	11
4.1	Koaxial-Schnittstelle (-K, KOAX).....	11
4.2	RS-485/EIA-485-Schnittstelle (-R und RS485).....	12
4.3	RS485AC-Schnittstellen.....	14
4.4	Twisted-Pair-Schnittstelle (TWP).....	14
4.5	LWL-Schnittstellen für Multimode-Faser.....	15
4.6	LWL-Schnittstellen für Singlemode-Faser.....	16
5	Was tun bei Problemen?.....	16
6	Safety Instructions.....	17
6.1	Warnings and Instructions.....	17
6.2	Installation.....	17
6.3	To ensure Electro-magnetic compatibility.....	17
6.4	Ventilation.....	17
6.5	Temperature.....	17
6.6	Re-configuration of interface modules with modular devices.....	18
7	Introduction.....	18
8	Function.....	18
8.1	Setting the card identity (SH ARC-PCI104 only).....	18
8.2	Accessing registers.....	19
8.3	Address spaces.....	20
8.4	Setting the access mode.....	20
8.5	Termination.....	21
8.6	LEDs.....	21
9	ARCNET interfaces.....	23
9.1	Coaxial Interface (-K or KOAX).....	23

9.2 RS-485/EIA-485 Interface (-R or RS485).....	23
9.3 RS485AC Interface.....	25
9.4 Twisted pair Interface (TWP).....	26
9.5 Optic fiber interface modules for multi-mode fibers.....	26
9.6 Optic fiber interface modules for single-mode fibers.....	27
10 Troubleshooting.....	27
11 Technical Specifications.....	28
12 CE Declaration of Conformity.....	31
13 Contact.....	31
14 Warranty.....	31
15 Support.....	32
16 Order information.....	32
16.1 SH ARC-PClu cards.....	32
16.2 SH ARC-PCle cards.....	33
16.3 SH ARC-PCI104 card.....	33
16.4 Interface modules type „PC104“.....	34
17 Literature.....	34

1 Sicherheitshinweise

Für eine sichere Verwendung und für die elektromagnetische Verträglichkeit des Gerätes sind folgende Sicherheitshinweise bei der Installation und dem Betrieb zu befolgen.

1.1 Warnungen und Anweisungen

Lesen Sie die Sicherheitshinweise vor der Inbetriebnahme des Gerätes. Heben Sie diese Sicherheitshinweise gut auf und beachten Sie die enthaltenen Warnungen und Anweisungen.

1.2 Installation

Das Gerät darf nur in industriellen Umgebungen verwendet werden. Es darf nur in PCs mit Gehäusen gemäß EN 60950-1 eingebaut und betrieben werden.

1.3 Elektromagnetische Verträglichkeit

- a) An den ARCNET-Anschlüssen dürfen nur geschirmte Kabel mit geschirmten Steckern angeschlossen werden.
- b) Es dürfen nur Bitraten verwendet werden, die von SOHARD für das gewählte Übertragungsverfahren spezifiziert sind.
- c) Bei modularen Geräten dürfen nur originale Schnittstellenmodule von SOHARD verwendet werden.
- d) Das Gerät darf nur in PCs mit durchgehender Schirmung verwendet werden. Unbelegte Slots und Laufwerkeinschübe des PC-Gehäuses müssen mit geeigneten Blenden verschlossen sein.

1.4 Belüftung

Das Gerät ist so zu montieren, dass beim Betrieb ausreichend Belüftung vorhanden ist.

1.5 Temperatur

Das Gerät darf nicht außerhalb der angegebenen Temperaturbereiche betrieben und gelagert werden.

1.6 Umkonfiguration von Schnittstellenmodulen

Das Gerät darf nur in ausgestecktem Zustand umkonfiguriert werden.

Bitte entnehmen Sie dem Handbuch weitere Hinweise zur Bedienung des Geräts.

2 Einleitung

SOHARD bietet eine Reihe von PC-Einsteckkarten für die ARCNET-Kommunikation an. Die PCI- und PCIe-Karten von SOHARD sind Einsteckmodule für Rechner mit PCI- oder PCI-Express-Bus.

Die PCI-Karten sind sowohl für normale Rechner als auch für PCI-104-Geräte erhältlich. Als ARCNET-Controller kommt der Baustein COM20022 zum Einsatz.

Die PCI-Karten haben einen 32-Bit breiten Datenbus, die PCI-Express-Karten sind über Single-Lane an den Bus angebunden. Beides ermöglicht eine verzögerungsfreie ARCNET-Übertragung.

Die PC-Karten mit koaxialer oder EIA-485-ARCNET-Schnittstelle sind Einzelplatinen. Die anderen Varianten u.a. mit optischen Schnittstellen sind in „Sandwich“-Bauweise ausgeführt.

Bei der SH ARC-PCI104 ist das ARCNET-Interface-Modul gesondert zu bestellen.

3 Inbetriebnahme

3.1 Einstellung der Kartenidentität (nur SH ARC-PCI104)

Bedingt durch den Aufbau von PC-104/Plus- und PCI-104-Systemen kann eine PCI-104-Karte nicht anhand ihres Steckplatzes identifiziert werden. Daher ist es notwendig jeder Karte eine eindeutige Kennung zuzuweisen. Bei der SH ARC-PCI104 geschieht dies mittels eines DIP-Schalters.

DIP-Schalter:

Schalter 1	Schalter 2	Kartennummer	Bemerkung
ON	ON	0	Voreinstellung
ON	OFF	1	
OFF	ON	2	
OFF	OFF	3	

Hinweis: Achten Sie darauf, dass diese Kennung nicht an mehrere PCI-104-Karten im selben System vergeben wird!

3.2 Registerzugriff

Die SH ARC-PCle, SH ARC-PClu und SH ARC-PCI104 werden vom BIOS des Systems automatisch in den I/O- und Memory-Bereich eingeblendet. Über Betriebssystemfunktionen können dann die reservierten Ressourcen "erfragt" werden.

Die hierfür erforderlichen PCI-Parameter sind:

```

DEVICE ID = 0x9030
VENDOR ID = 0x10B5
CLASS CODE = 0x0280
SUBSYSTEM ID = 0x2978
SUBSYSTEM VENDOR ID = 0x10B5

```

Bei Verwendung der SOHARD-Treiber werden die Karten automatisch vom Betriebssystem erkannt.

3.3 Adressbereiche

Folgende 6 Adressbereiche stehen bei der Karte zur Verfügung:

PCI Basis Adresse	Ressourcentyp und Größe	Beschreibung
0	MEM / 128 Byte	Interne Steuerregister des PCI9030
1	IO / 128 Byte	Interne Steuerregister des PCI9030
2	MEM 16 Bit / 512 Byte	nur Datenregister des COM20022
3	IO 16 Bit / 16 Byte	alle COM20022 Register in Abständen von 2 Bytes
4	IO 8 Bit / 8 Byte	alle COM20022 Register
5	MEM 8 Bit / 512 Byte	nur Datenregister des COM20022

Der PCI Base Adresse 3 ermöglicht die Nutzung des 16-Bit-Modus des COM20022. Der 16-Bit-Modus ist im COM20022 jedoch nur für das Datenregister implementiert. Alle anderen Register sind unverändert 8 Bit breit. Daher sind die 8 höherwertigen Bits bei bei 16-Bit-Zugriffen auf diese Register ohne Bedeutung.

Die PCI Base Adresse 2 und 5 sind für eine besonders schnelle Datenübertragung vom PC zur SOHARD-ARCNET-Karte vorgesehen. Der SOHARD-Treiber unterstützt diese Betriebsart.

Wenn Sie diesen Modus für eigene Anwendungen nutzen möchten, wenden Sie sich bitte an den Hersteller.

3.4 Zugriffsart

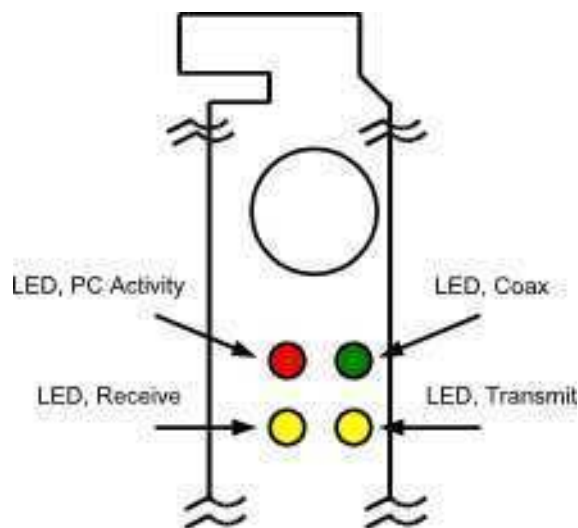
Der COM20022 wird im Non-Multiplexed-Mode betrieben. Die Umschaltung in diesen Modus erfolgt nach dem Software-Reset durch Zugriffe auf den Baustein[1], die von der Software ausgeführt werden müssen. Erfolgt diese Initialisierung nicht, arbeitet der COM20022 nicht korrekt. Bei Verwendung des SOHARD-Treibers werden diese Zugriffe automatisch durchgeführt.

3.5 Terminierung

Werden Schnittstellen mit koaxialem, EIA-485- oder Twisted-Pair-Anschluss am Ende einer Leitung angeschlossen, so müssen sie terminiert werden. Hinweise hierzu finden Sie im Kapitel „ARCNET-Schnittstellen“.

3.6 LED-Anzeigen

3.6.1 LEDs der PC-Steckkarten (SH ARC-PClu und SH ARC-PCle)



LED	Beschreibung
PC Activity (rot)	Die LED zeigt alle Schreib/Lese-Zugriffe des Host-PC auf die Karte an.
Coax (grün)	Die LED ist aktiviert, wenn der ARCNET-Controller für eine Bitrate $\geq 2,5$ Mbit/s konfiguriert ist, der Controller sendeseitig aktiv ist und der eingestellte Modus dem Defaultwert (= Non-Backplane) entspricht. Wenn die LED aus ist, wird die Koaxial-Schnittstelle nicht angesteuert. Anmerkung: der derzeit verwendete Transceiver erlaubt nur den Betrieb mit 2,5 Mbit/s.
Receive (gelb)	Die LED zeigt Aktivität auf dem ARCNET-Empfangskanal an. Da die Schnittstellen das gesendete Signal auch wieder empfangen, wird die

	LED auch durch das Sendesignal aktiviert. Wenn das Netzwerk stabil läuft, leuchtet die LED kontinuierlich. Wenn Rekonfigurationen auftreten, flackert sie periodisch.
Transmit (gelb)	Die LED zeigt Aktivität auf dem ARCNET-Sendekanal an. Die Helligkeit der LED hängt dabei von der eingestellten Bitrate, der Länge der übertragenen Pakete sowie von der Anzahl der Knoten im ARCNET ab.
Power-LEDs (grün)	Versorgungsspannungen anzeigen. Die überwachten Spannungen sind auf der Leiterplatte aufgedruckt.

3.6.2 LEDs der SH ARC-PCI104

LED	Beschreibung
PC-Aktivität (rot)	Die LED zeigt alle Schreib/Lese-Zugriffe des Host-PC auf die SH ARC-PCI104-Karte an.
Spannungsversorgung (grün)	Die LED1 zeigt das Vorhandensein der 5 V an, die LED2 das der 3,3 V. Die LEDs zeigen nicht an, ob die Versorgungsspannungen den Anforderungen der Karte und des Interface-Moduls genügen.
LED4 (grün)	Die LED wird aktiviert, wenn der ARCNET-Controller für eine für die Koaxial-Schnittstellenmodule zulässigen Bitrate von 2,5 Mbit/s bis 10 Mbit/s konfiguriert ist.

3.6.3 LEDs der Schnittstellenmodule

LED	Beschreibung
PC-Aktivität (grün)	Diese LED zeigt Aktivität auf dem ARCNET-Empfangskanal an. Wenn das ARCNET stabil läuft, leuchtet die LED kontinuierlich. Wenn Rekonfigurationen auftreten, flackert sie periodisch.
Status (rot)	Wenn ein Schnittstellenmodul an der SH ARC-PCI104 betrieben wird, ist diese LED nicht in Betrieb.

4 ARCNET-Schnittstellen

4.1 Koaxial-Schnittstelle (-K, KOAX)

Die Karten SH ARC-PCIe-K und SH ARC-PClu-K sowie Koaxial-Schnittstellenmodule, die zusätzlich zur SH ARC-PCI104 bestellt werden, haben eine BNC-Buchse zum Anschluss eines Koaxialkabels.

Die Schnittstelle wird nur aktiviert, wenn sowohl eine zulässige Bitrate (2,5–10 Mbit/s) eingestellt ist als auch der Controller COM20022 im Non-Backplane-Mode betrieben wird. Die Schnittstelle ist für den Betrieb an einem Koaxialkabel RG-62 vorgesehen.

Bei den Karten SH ARC-PCIe-K und SH ARC-PClu-K muss im Bedarfsfall eine Terminierung extern angeschlossen werden, z.B. mittels eines T-Stücks und eines 93Ohm-Widerstands mit BNC-Buchse. Beim Koaxial-Schnittstellenmodul kann die Terminierung mit dem DIP-Schalter S1 ein- oder ausgeschaltet werden. Bei der Auslieferung ist die Terminierung nicht aktiviert.

DIP-Schalter S1:

Schalter 1	Schalter 2	Funktion	Bemerkung
ON	ON	Leitungsabschluss für Koaxialkabel aktiviert	
OFF	OFF	Leitungsabschluss für Koaxialkabel nicht aktiviert	Voreinstellung

ON	OFF	unzulässig	
OFF	ON	unzulässig	

Anschluss: BNC-Buchse, galvanisch getrennt.

4.2 RS-485/EIA-485-Schnittstelle (-R und RS485)

Die Karten SH ARC-PCIe-R und SH ARC-PCIu-R sowie die RS485-Schnittstellenmodule, die zusätzlich zur SH ARC-PCI104 bestellt werden, haben eine EIA-485-Schnittstelle mit einer 9-poligen D-Sub-Buchse.

Die Schnittstellen verfügen über eine Fail-Safe-Schaltung, die undefinierte Zustände auf dem Bus verhindert.

Deren Terminierung und die Fail-Safe-Schaltung kann mit dem DIP-Schalter ein- oder ausgeschaltet werden. Bei der Auslieferung ist die Terminierung (effektive Impedanz ca. 115 Ohm) nicht aktiviert. Der Leitungswellenwiderstand des verwendeten Kabels sollte diesem Wert möglichst gut entsprechen, damit keine Reflexionen auftreten. Ggf. ist eine externe Terminierung zu verwenden.

DIP-Schalter:

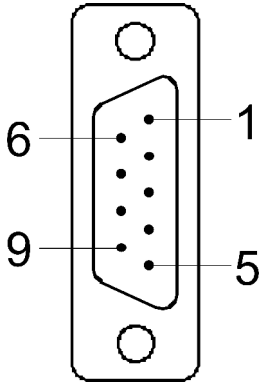
Schalter 1	Schalter 2	Funktion	Bemerkung
ON	ON	Leitungsabschluss für RS485 aktiviert	
OFF	OFF	Kein Leitungsabschluss für RS485 aktiviert	Voreinstellung
ON	OFF	unzulässig	
OFF	ON	unzulässig	

Das Schnittstellenmodul unterstützt alle Datenraten bis 10Mbit/s.

Wichtiger Hinweis: Zur Erhaltung der elektromagnetischen Verträglichkeit (EMV) muss das verwendete Kabel über einen Schirm verfügen, der möglichst niederimpedant mit dem Gehäuse des D-Sub-Steckers verbunden sein muss.

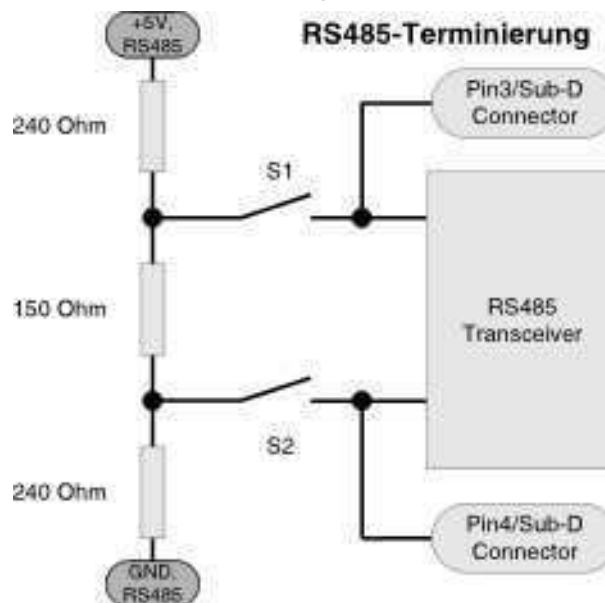
Anschluss: D-Sub-Buchse 9-polig

Die Belegung ist kompatibel zu allen anderen SOHARD-RS485-Schnittstellen.

Steckerbelegung	Pin	Bezeichn.	Bedeutung
	1,5	GND_RS	Bezugspotential, Masse Versorgungsspannung
	3	DATA-A	Datenleitung A
	4	DATA-B	Datenleitung B
	2, 6-8	NC	Reserviert
	9	+5V_RS	Galvanisch getrennte 5 V für RS-485-Schnitt- stelle. Die Stroment- nahme darf 25 mA nicht überschreiten.
	Schirm	AGND	Schirm

AGND ist das Halblechpotenzial. GND_RS ist die Masse des galvanisch getrennten RS-485-Schaltungsteils.

Terminierung und Fail-Safe-Schaltung stellen sich wie folgt dar:



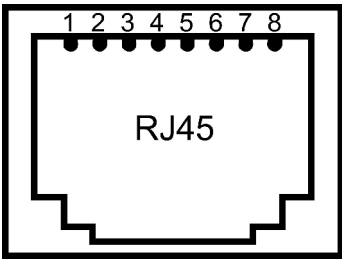
Der resultierende Abschlusswiderstand beträgt ca. 115 Ohm.

4.3 RS485AC-Schnittstellen

Wichtiger Hinweis: Zur Erhaltung der elektromagnetischen Verträglichkeit (EMV) muss das verwendete Kabel über einen Schirm verfügen, der möglichst niederimpedant mit dem Steckergehäuse verbunden werden muss.

4.3.1 RS485AC-RJ45 (RS485AC-RJ45)

Anschluss: RJ45-Buchse, schaltbare interne Terminierung 120 Ohm

Steckerbelegung	Pin	Bezeich.	Bedeutung
	4	Phase B	Datenleitung B
	5	Phase A	Datenleitung A
	1-3 6-9	unbeschaltet	Reserviert

4.3.2 RS485AC-BNC (RS485AC-BNC)

Anschluss: BNC-Buchse, galvanisch getrennt, keine interne Terminierung.

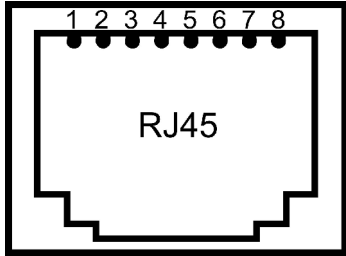
Der Innenleiter ist mit Phase A, der Außenleiter mit Phase B verbunden.

4.4 Twisted-Pair-Schnittstelle (TWP)

Wichtiger Hinweis: Zur Erhaltung der elektromagnetischen Verträglichkeit (EMV) muss das verwendete Kabel über einen Schirm verfügen, der möglichst niederimpedant mit dem Steckergehäuse verbunden werden muss.

Anschluss: RJ45-Buchse

Belegung kompatibel zur SH ARC-66 von SOHARD

Steckerbelegung	Pin	Transceiver-Pin	Bedeutung
	4	Phase A	Datenleitung A
	5	Phase B	Datenleitung B
	1-3 6-9	unbeschaltet	Reserviert

4.5 LWL-Schnittstellen für Multimode-Faser

4.5.1 Leistungseinstellung

Die optische Ausgangsleistung des Transmitters kann in vier Stufen angepasst werden. Eine niedrige Leistung wird dabei bei kurzen Lichtwellenleiterstrecken mit Kabeln geringer Dämpfung (< 3 dB/km) empfohlen, um eine Übersteuerung des Empfängers zu vermeiden. Bei größeren Entfernungen und/oder Kabeln hoher Dämpfung sollte eine mittlere oder hohe Leistung eingestellt werden.

Schalter 1	Schalter 2	Opt. Ausgangsleistung	Bemerkung
OFF	OFF	sehr niedrig	
OFF	ON	niedrig	Voreinstellung
ON	OFF	mittel	
ON	ON	hoch	

Wichtiger Hinweis: Wenn kein LWL-Kabel angeschlossen ist, muss der Empfängeranschluss abgedeckt werden, da sonst Fremdlicht aus Leuchtstoffröhren oder sonstigen Lichtquellen den Netzwerkbetrieb stören oder völlig verhindern kann.

4.5.2 LWLST (-LWLST oder Module SH LWLST)

Anschluss: 2 ST/BFOC-Buchsen (Bajonettverschluss) je eine für Senden und Empfangen. TX muss mit RX bzw. RX mit TX der Gegenstelle

verbunden werden.

4.5.3 LWLSMA (-LWLSMA oder Module SH LWLSMA)

Anschluss: 2 FSMA-Buchsen (Schraubverschluss) je eine für Senden und Empfangen. TX muss mit RX bzw. RX mit TX der Gegenstelle verbunden werden.

4.5.4 LWLTOS (-LWLTOS oder Module SH LWLTOS)

Anschluss: Toshiba-spezifische Buchse TODX296 für TX- und RX-Leitung, Verwendbare Stecker: TOCP200Q, TOCP200X, CF-2071.

4.6 LWL-Schnittstellen für Singlemode-Faser

4.6.1 LWLSM (-LWLSM oder Module SH LWLSM)

Anschluss: 2 ST/BFOC-Buchsen (Bajonettverschluss) je eine für Senden und Empfangen. TX muss mit RX bzw. RX mit TX der Gegenstelle verbunden werden.

5 Was tun bei Problemen?

- **Die Karte ist ansprechbar, aber es werden keine Interrupts generiert.**

Mögliche Ursache: Im BIOS-Setup des Rechners sind nicht genügend Interrupt-Kanäle für PCI reserviert.

Abhilfe: Im BIOS-Setup weitere Interrupts für PCI aktivieren.

- **Die Receive-LED zeigt Rekonfigurationen an.**

Mögliche Ursachen:

- Es ist nur ein Knoten im Netz
- Das Netzwerk ist nicht korrekt terminiert.
- Bei RS485-Verbindungen sind DATA-A und DATA-B vertauscht

- **Die Coax-LED bzw. LED4 bei SH ARC-PCI104 leuchtet nicht.**

Mögliche Ursachen:

- Der COM20022 arbeitet mit einer unzulässigen Bitrate
- Der COM20022 befindet sich im Backplane-Modus
- Der COM20022 ist sendeseitig nicht aktiviert

6 Safety Instructions

The following safety instructions for installation and operation are to be followed for safe operation and electro-magnetic compatibility of the device.

6.1 Warnings and Instructions

Read these safety instructions carefully before installing and operating the device. Keep these safety instructions, regard the warnings and follow the instructions.

6.2 Installation

The device must only be used in industrial environments. It must only be mounted in and operated within PCs with casings according to EN 60950-1.

6.3 To ensure Electro-magnetic compatibility

- a) Only attach shielded cables and shielded connectors to the ARCNET connector.
- b) Only use bit rates which are specified by SOHARD for the actual transfer mode.
- c) Only use original interface modules by SOHARD for modular cards.
- d) Only use PC casings with intact and complete shielding. Unused slots must be closed appropriately.

6.4 Ventilation

Only mount the device in a way so that adequate ventilation is ensured.

6.5 Temperature

Only store and operate the device within the specified temperature ranges.

6.6 Re-configuration of interface modules with modular devices

Only re-configure the device when dismantled and disconnected from the PC.

Please see manual for further details of the card.

7 Introduction

SOHARD offers a series of PC slot cards for ARCNET communication. Both PCI and PCIe cards from SOHARD are plug-in cards for computers with PCI or PCI Express bus. The PCI cards are available for normal PCs as well as for PC/104 Systems.

ARCNET controller is the COM20022. The PCI cards have a 32bit wide data bus, the PCI-Express cards are connected thru Single-Lane to the PCI Express bus. Both assure instantaneous ARCNET transmissions.

The PC cards with coaxial or RS-485 interface are single-board cards. The other variants i.a. those featuring optical interfaces are compound cards built like sandwiches.

The PCI-104 card requires an additional ARCNET Interface module.

8 Function

8.1 Setting the card identity (SH ARC-PCI104 only)

Due to the structure of PC/104-Plus and PCI-104 systems a PCI-104 card cannot be identified by means of its physical position. Therefore each card in the system has to be assigned a unique identification code.

With SH ARC-PCI104 this is done by setting a dual DIP switch.

DIP switch:

Switch 1	Switch 2	Card identification	Code
ON	ON	0	presetting
ON	OFF	1	
OFF	ON	2	
OFF	OFF	3	

Note: Please take care that each identification code is assigned only once in a system!

8.2 Accessing registers

The SH ARC-PCIe, SH ARC-PClu and SH ARC-PCI104 are automatically mapped into the I/O and memory space by the BIOS of the system. The resources reserved can be determined by using functions of the operating system.

The PCI parameters are as follows:

```

DEVICE ID = 0x9030
VENDOR ID = 0x10B5
CLASS CODE = 0x0280
SUBSYSTEM ID = 0x2978
SUBSYSTEM VENDOR ID = 0x10B5

```

When SOHARD drivers are applied the card will be automatically detected by the system.

8.3 Address spaces

The following address spaces are available:

PCI base address	Resource type and size	Description
0	MEM / 128 byte	PCI9030 Internal Control Register
1	IO / 128 byte	PCI9030 Internal Control Register
2	MEM 16 bit / 512 byte	COM20022 Data Register only
3	IO 16 bit / 16 byte	All COM20022 Registers (word size)
4	IO 8 bit / 8 byte	All COM20022 Register (byte size)
5	MEM 8 bit / 512 byte	COM20022 Data Register only

PCI base address 3 allows using the 16 bit mode of the COM20022. This mode is only implemented for the data register. All other registers will have 8 bit size. Thus the 8 MSBs will be without significance for 16 bit accesses.

PCI base address 2 and 5 are provided for fast data transfer between the host and the SOHARD ARCNET card. The SOHARD drivers support this mode.

In case you wish to use this mode for applications of your own, you are kindly asked to contact the manufacturer.

8.4 Setting the access mode

The COM20022 is operated in non-multiplexed mode. This mode is set after the software is reset by specific accesses to the ARCNET controller which must be executed by the software. Otherwise the COM20022 will not operate correctly.

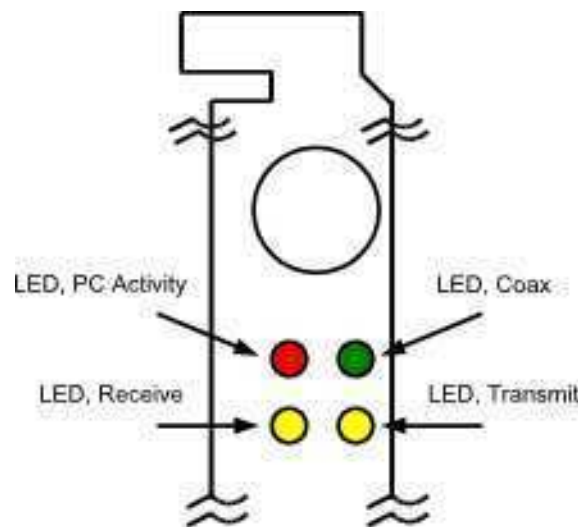
SOHARD drivers will execute these accesses automatically.

8.5 Termination

If interfaces with coaxial, EIA-485- or twisted pair connector are situated at the end of a network cable they have to be terminated. You find hints on this in the chapter “ARCNET interfaces”.

8.6 LEDs

8.6.1 LEDs of the PC slot cards (SH ARC-PClu and SH ARC-PCle)



LED	Description
PC activity (red)	The LED indicates any write/read accesses by the host PC to the card.
Coax mode (green)	This LED is activated if the ARCNET controller is configured for a bit rate ≥ 2.5 Mbit/s, the controller is transmitting and in default mode (= non Backplane). When the LED is inactive, no data are sent via the coax interface. Note: The HIT is specified only for operation at 2.5 Mbit/s.
Receive (yellow)	The LED indicates any activity on the ARCNET receiving channel. As both the coaxial and the RS-485 interface receive the sent signal, too, the LED is also activated by the transmitting signal. If the ARCNET runs in a stable state, the LED is continuously active. If reconfigurations appear, the LED flickers periodically.

Transmit (yellow)	The LED indicates activity on the ARCNET transmitting channel. The brightness of the LED depends on the bit rate set, the length of the transmitted packages as well as on the number of nodes in the ARCNET.
Power LEDs (green)	There are power LEDs indicating the presence of the necessary supply voltages the values of are printed on the board. These LEDs will not be visible when the card is built in.

8.6.2 LEDs of the SH ARC-PCI104

LED	Description
PC activity (red):	This LED indicates all write and read accesses to the SH ARC-PCI104 by the host.
Power LEDs (green):	LED1 indicates the presence of a 5 V supply, LED2 that of 3.3 V. The LED do not show whether the voltages fulfill the requirements of the card and the interface module.
LED4 (green):	This LED is activated when a coaxial interface module is applied and when a bit rate valid for such modules is configured. Otherwise coaxial interfaces are not being accessed.

8.6.3 LEDs of the interface modules

LED	Description
PC activity (green)	This LED indicates activity at the ARCNET receive channel. Accesses trigger a 1ms monoflop for better visualization. In case of stable ARCNET communication this LED will light continuously. It will flicker when reconfigurations occur.
Status (red):	When an interface module is applied to the SH ARC-PCI104 this LED remains inactive.

9 ARCNET interfaces

9.1 Coaxial Interface (-K or KOAX)

SH ARC-PClu-K and SH ARC-PCle-K as well as coaxial interface modules which are ordered in addition to SH ARC-PCI104 have a BNC plug for the connection of coaxial cables.

The coaxial interface module is only activated when a valid bit rate (2.5 – 10 MBit/s) is selected and the controller COM20022 is operated in Non Backplane Mode. The coaxial interface is provided for operation with RG-62 coaxial cables.

If necessary the ARCNET interfaces of the SH ARC-PClu-K and the SH ARC-PCle-K have to be externally terminated, e.g. by a T connector and a 93 ohm resistor at a BNC plug. With the ARCNET interface modules the 93 ohm termination can be switched to the coaxial line through the dual DIP switch. By default the termination is switched off.

Dual DIP switch:

Switch 1	Switch 2	Function	Remarks
ON	ON	Coaxial line termination active	
OFF	OFF	Coaxial line termination inactive	presetting
ON	OFF	Invalid	
OFF	ON	Invalid	

Connector type: BNC socket, galvanically isolated.

9.2 RS-485/EIA-485 Interface (-R or RS485)

SH ARC-PClu-R and SH ARC-PCle-R as well as RS485 interface modules which are ordered in addition to SH ARC-PCI104 have a EIA-485 interface with a 9 pole D-sub plug. The interfaces feature a fail safe prohibiting undefined conditions on the bus.

The fail safe circuit and a 115 ohm termination can be switched to the EIA-485 line through the dual DIP switch. By default the termination is switched off.

Dual DIP switch:

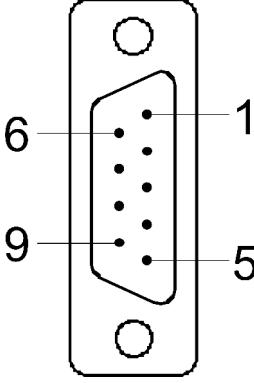
Switch 1	Switch 2	Function	Remarks
ON	ON	Line termination for RS485 active	
OFF	OFF	Line termination for RS485 inactive	Presetting
ON	OFF	Invalid	
OFF	ON	Invalid	

The termination is appropriate for cables with an impedance of approx. 115 ohm. For cables not matching this value an external termination with appropriate impedance is required. This interface module supports all data rates up to 10 Mbit/s.

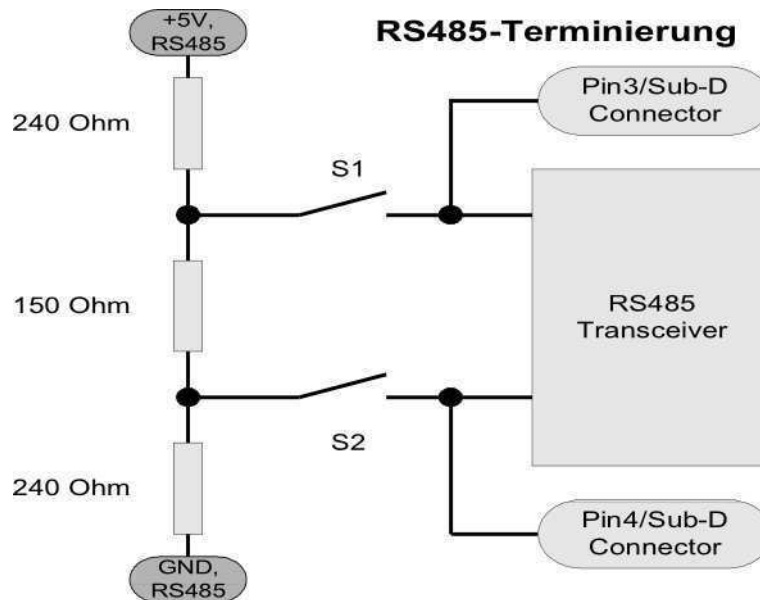
Important: To maintain the electro-magnetic compatibility (EMC) the shield of the cable connected to the D-sub DE9M plug must be solidly attached to the screen of the connector.

Pin assignment is compatible to all RS-485 interfaces by SOHARD.

Connector type: 9 pin D-sub female

Pin assignment	Pin	Marking	Description
	1,5	GND_RS	Reference potential, supply
	3	DATA-A	Data line A
	4	DATA-B	Data line B
	2, 6-8	NC	reserved
	9	+5V_RS	Isolated +5V Supply for RS485 Interface. The maximum current must not exceed 25 mA.
	Shield	AGND	Shield

AGND is the bracket potential. GND_RS is the ground of the galvanically decoupled RS485 circuit.



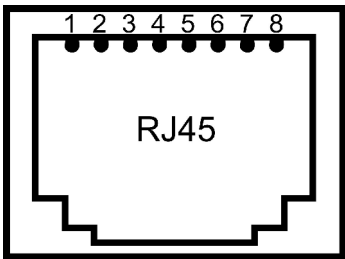
The resulting terminating resistor is approx. 115 ohm.

9.3 RS485AC Interface

Important: To maintain the electromagnetic compatibility (EMC) the shield of the cable connected to the RJ45 plug must be solidly attached to the shield of the connector.

9.3.1 RS485AC-RJ45 (RS485AC-RJ45)

Connector type: RJ45 socket

Pin assignment RJ45	Pin	Marking	Description
	4	Phase B	Data line B
	5	Phase A	Data line A
	1-3 6-9	NC	Reserved

9.3.2 RS485AC-BNC (RS485AC-BNC)

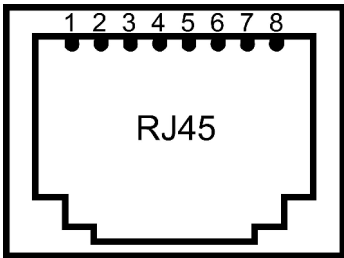
Connector type: BNC socket, galvanically isolated.

The center core of a BNC socket is Phase A, its shield is Phase B.

9.4 Twisted pair Interface (TWP)

Important: To maintain the electromagnetic compatibility (EMC) the shield of the cable connected to the RJ45 plug must be solidly attached to the shield of the connector.

Connector type: RJ45 socket

Pin assignment	Pin	Transceiver Pin	Description
	4	Phase A	Data line A
	5	Phase B	Data line B
	1-3 6-9	NC	Reserved

9.5 Optic fiber interface modules for multi-mode fibers

9.5.1 Setting the transmission power

The optical output power of the transmitter can be adjusted in four steps. Low power is recommended for short fiber lines with low loss in order to avoid long recovery times of the receiver. When applied to long or lossy fibers the medium or even high transmission power may be adequate.

Switch 1	Switch 2	Optical output power	Remarks
OFF	OFF	very low	
OFF	ON	low	presetting
ON	OFF	medium	
ON	ON	high	

Important: When no fiber is plugged into the interface module the receptacles must be protected by suitable covers to prevent dissipating light from interfering the network.

9.5.2 LWLST (-LWLST or SH LWLST-PC104)

Jack type: 2 x ST/BFOC (bayonet) for transmission and reception respectively. Connect TX to RX and vice versa.

9.5.3 LWLSMA (-LWLSM Aor SH LWLSMA-PC104)

Jack type: 2 x FSMA (threaded) for transmission and reception respectively. Connect TX to RX and vice versa.

9.5.4 LWLTOS (-LWLTOS or SH LWLTOS-PC104)

Jack type: TOSHIBA specific socket TODX296 for RX and TX fiber, usable plugs: TOCP200Q, TOCP200X, CF-2071.

9.6 Optic fiber interface modules for single-mode fibers

9.6.1 LWLSM (-LWLSM or SH LWLSM-PC104)

Jack type: 2 x ST/BFOC (bayonet) for transmission and reception respectively. Connect TX to RX and vice versa.

10 Troubleshooting

- **The card is accessible, but no interrupts are generated.**

Possible cause: An insufficient number of interrupt lines are reserved for PCI by the BIOS of the PC.

Solution: Configure more interrupts for PCI in the BIOS setup.

- **The Receive LED indicates Reconfigurations.**

Possible causes:

- Only one node is present in the network
- The network is not properly terminated
- At RS485 connections DATA-A and DATA-B are swapped

• **The Coax LED or LED4 (on SH ARC-PCI104) is disabled.**

Possible causes:

- The COM20022 is operated at an invalid bit rate
- The COM20022 is in backplane mode
- The COM20022 is not activated on the transmitter side

11 Technical Specifications

Compatibility	ANSI/ATA 878.1, PCI 2.2, PCIe 1.0a, PCI-104 Specification Version 1.0, CE
Power consumption	< 4W
Power supply	+5V/-12V
Signal environment	3.3V or 5.0V (automatic switchover)
Temperature range, operation	
• PCIe and PClu	0°C to +55°C
• PCI104	0°C to +70°C
Temperature range, storage	-20°C to +85°C
Dimensions (w/h/d), mm	
• PCIe	120/107/19 (without connectors)
• PClu	120/107/19 (without connectors)
• PCI104	90/96/11 (without connectors) according to PCI-104 specification
Weight	max 250g (incl. packaging)

11.1.1 ARCNET

ARCNET Controller	COM20022, SMSC (www.smsc.com)
Compatibility	ANSI/ATA 878.1 Local Area Network: Token Bus (2.5 Mbps), ATA 1999, (www.arcnet.com)
Special feature	Logic protecting dipulse transceiver against invalid bit rate and transmission mode
Data rates	19.531 / 39.063 / 78.125 / 156.25 / 312.5 / 625 kbit/s 1.25 / 2.5 / 5 / 10 Mbit/s

11.1.2 Coaxial Interface (-K, KOAX)

Data rate	2.5 Mbit/s
Input impedance:	> 10 kohm (at f= 5 MHz)
Input threshold:	> 2.5 Vpp
Line termination:	93 ohm (no internal termination)
Output peak voltage	min. 16 V (on terminated 93 ohm line)
Output signal shape	Sine dipulse 200 ns according to ANSI/ATA 878.1 Local Area Network: Token Bus (2.5 Mbps), ATA 1999, (www.arcnet.com)
Cabling	RG62 with Z = 93 ohm is recommended
Connector	BNC socket, decoupled to device housing

11.1.3 RS-485/EIA-485 Interface (-R, RS485)

Data rate	up to 10 Mbit/s
Input threshold	+/- 200 mV
Polarity in idle state	positive
Line termination	115 ohm (internal termination disabled by default)
DC-Biasing	240 ohm +5 V / 240 ohm 0 V (biasing disabled by default)
Differential voltage output	min. 3.0 V
Cabling	Twisted pair wire with 115 ohm line impedance recommended
Connector	D-sub DE9F socket, galvanic insulation between D-sub pins and shield

11.1.4 RS485AC Interfaces (RS485AC-RJ45, RS485AC-BNC)

Data rate	2.5 Mbit/s – 10 Mbit/s
Line termination	- RJ45: 120 ohm (internal termination disabled by default) - BNC: no internal termination
Output peak voltage	2.5 V typ.
Output pulse shape	Bipolarly alternating rectangular pulses
Cabling	-RJ45: Twisted pair wire with 115 ohm line impedance recommended -BNC: Coaxial cable (properly terminated)
Connector	-RJ45: Shielded RJ45 socket -BNC: BNC socket

11.1.5 Twisted-pair Interface (TWP)

Data rate	2.5 Mbit/s
Bus termination	120 ohm (internal termination disabled by default)
Output peak voltage	min. 16 V on terminated 93 ohm line
Output pulse shape	Sine dipulse 200 ns (see Sec. 'Coaxial Interface')
Cabling	Twisted pair wire with $Z = 120$ ohm is recommended
Connector	Shielded RJ45 socket

11.1.6 Optic Fiber Interfaces ST and SMA (LWLST / LWLSMA)

Data rate	up to 2.5 Mbit/s
Optical input power	min. - 25 dBm, max. - 9.2 dBm
Peak output power	typ -14 dBm when coupled in 50 μ m fiber, four grades selectable: very low, low (default), medium, high
Peak power wavelength	820 nm
Cabling	Fiber types (values in μ m) 50/125 or 62.5/125 or 100/140
Connector	LWLST: 2 ST/BFOC sockets LWLSMA: 2 FSMA sockets

11.1.7 Optic Fiber Interface TOSLINK (LWLTOS)

Data rate	up to 2.5 Mbit/s
Optical input power:	min. -31 dBm, max. -14 dBm
Peak output power:	min. -20 dBm, max. -14 dBm when coupled in 200 μ m fiber, four grades selectable: very low, low (default), medium, high
Peak power wavelength:	800 nm
Connector:	TODX296, mating with CF-2071, TOCP200Q and TOCP200X

11.1.8 Optic Fiber Interface SM (LWLSM)

Data rate	up to 2.5 Mbit/s
Optical output power	min. -15, max. -8 dBm
Receiver sensitivity	typ. -34 dBm
Wave length	1310 nm FP LD
Cabling	Single mode fiber
Connector	2 ST/BFOC sockets

12 CE Declaration of Conformity

The SOHARD product families SH ARC-PCIu, SH ARC-PCle, SH ARC-PCI104 as well as the SOHARD ARCNET interface modules meet the legal requirements for placement on the market in the European Economic Area (CE marking).

The declarations of conformity may be requested under info@sohard.de.

13 Contact

Address: SOHARD Embedded Systems GmbH
Wuerzburger Str. 197
90766 Fuerth
Germany

Tel.: +49 (0)911 97341 - 522 (Order management)
- 566 (Technical support)

Fax: +49 (0)911 97341 - 510

eMail: info@sohard.de

14 Warranty

Warranty is granted by SOHARD Embedded Systems according to our General Terms and Conditions.

15 Support

Read these instructions carefully before taking the device into operation. Before contacting us please make sure the information you require is not given by this manual or by the FAQs on our website.

16 Order information

16.1 SH ARC-PClu cards

Order name	Bit rate Mbit/s	Signal	Socket	Cable type
SH ARC-PClu-K	2.5	sine dipulse	BNC	coaxial cable RG-62
SH ARC-PClu-LWLSM	0.156 – 2.5	optical	ST/BFOC	single-mode fibers
SH ARC-PClu-LWLSMA	0.156 – 2.5	optical	FSMA	multi-mode fibers
SH ARC-PClu-LWLST	0.156 – 2.5	optical	ST/BFOC	multi-mode fibers
SH ARC-PClu-LWLTOS	0.156 – 2.5	optical	TODX296 TOSLINK	multi-mode fibers
SH ARC-PClu-R	0.156 – 10	RS-485/ EIA-485	D-sub	twisted pair cable
SH ARC-PClu-RS485AC-BNC	2.5 – 10	RS485AC	BNC	coaxial cable RG-62
SH ARC-PClu-RS485AC-RJ45	2.5 – 10	RS485AC	RJ45	twisted pair cable
SH ARC-PClu-TWP	2.5	sine dipulse	RJ45	twisted pair cable

16.2 SH ARC-PCle cards

Order name	Bit rate Mbit/s	Signal	Socket	Cable type
SH ARC-PCle-K	2.5	sine dipulse	BNC	coaxial cable RG-62
SH ARC-PCle-LWLSM	0.156 – 2.5	optical	ST/BFOC	single-mode fibers
SH ARC-PCle-LWLSMA	0.156 – 2.5	optical	FSMA	multi-mode fibers
SH ARC-PCle-LWLST	0.156 – 2.5	optical	ST/BFOC	multi-mode fibers
SH ARC-PCle-LWLTOS	0.156 – 2.5	optical	TODX296 TOSLINK	multi-mode fibers
SH ARC-PCle-R	0.156 – 10	RS-485/ EIA-485	D-sub	twisted pair cable
SH ARC-PCle-RS485AC-BNC	2.5 – 10	RS485AC	BNC	coaxial cable RG-62
SH ARC-PCle-RS485AC-RJ45	2.5 – 10	RS485AC	RJ45	twisted pair cable
SH ARC-PCle-TWP	2.5	sine dipulse	RJ45	twisted pair cable

16.3 SH ARC-PCI104 card

Order name	Bit rate Mbit/s	Signal	Socket	Cable type
SH ARC-PCI104	*	*	*	*

* Bit rate is depending on selected interface module. Interface module must be ordered separately.

16.4 Interface modules type „PC104“

(for SH ARC-PC104)

Order name	Bit rate Mbit/s	Signal	Socket	Cable type
SH KOAX-PC104	2.5	sine dipulse	BNC	coaxial cable RG-62
SH LWLSM-PC104	0.156 – 2.5	optical	ST/BFOC	single-mode fibers
SH LWLSMA-PC104	0.156 – 2.5	optical	FSMA	multi-mode fibers
SH LWLST-PC104	0.156 – 2.5	optical	ST/BFOC	multi-mode fibers
SH LWLTOS-PC104	0.156 – 2.5	optical	TODX296 TOSLINK	multi-mode fibers
SH RS485-PC104	0.156 – 10	RS-485/ EIA-485	D-sub	twisted pair cable
SH RS485AC-BNC-PC104	2.5 – 10	RS485AC	BNC	coaxial cable RG-62
SH RS485AC-RJ45-PC104	2.5 – 10	RS485AC	RJ45	twisted pair cable
SH TWP-PC104	2.5	sine dipulse	RJ45	twisted pair cable

17 Literature

Reference	Document
[1]	Datasheet COM20022B, SMSC (http://www.smsc.com)
[2]	ANSI/ATA 878.1 Local Area Network: Token Bus (2.5 Mbps), ATA 1992, http://www.arcnet.com
[3]	Datasheet PCI9030 von PLX http://www.plxtech.com

Subject to technical changes and printing errors excepted.
Release: October 2013